

Rechnerarchitektur — SoSe 2024

	Datum	Vorlesungsblock: Inhalt
1	05.04.24, 15:30 - 17:00	V1: Geschichte, Informations-verarbeitung, 2er-Komplement, Gleitkomma
2	15.04.24, 11:45 - 15:15	V2: Boolesche Logik und Zustandsautomaten
3	22.04.24, 13:45 - 17:00	V3: Architekturkonzepte, Klassifikationen (Flynn, Giloi) und Beschreibungen (PMS)
4	23.04.24, 13:45 - 17:00	V3: Von-Neumann Rechner, Harvard-/Princeton-Architektur
5	30.04.24, 07:45 - 11:15	V3: Steuerwerk, Programmfluss, Unterprogramme, Stackarchitektur
6	03.05.24, 07:45 - 11:15	V4: Befehlssatz (ISA), 2-/3-Adr., Registermaschinen, Adressierung, Speicher Alignment und Orientierung
7	06.05.24, 11:45 - 15:15	V5: Assembler, I/O, Interrupts, V6: Rechenwerk, Flags
8	13.05.24, 13:45 - 17:00	V7: Speicherhierarchie, Cache, Virtueller Speicher
9	14.05.24, 11:45 - 15:15	V8: Weitere Konzepte, Pipelining
10	21.05.24, 09:45 - 13:15	V8: Moderne CPUs, Parallelität und Leistungsbewertung (Speedup, Amdahl, ...) Wiederholung